

컴퓨터정보통신대학원 종합시험 기출문제

과목 : 컴퓨터구조

1. 캐쉬의 associativity는 어떤 의미이며, associativity와 캐쉬 적중율의 관계를 설명하시오.
2. 공간적 지역성(spatial locality)와 시간적 지역성(temporal locality)에 대해서 설명하고, 각각이 어떻게 다른지 예를 들어 설명하시오.
3. CPI가 무엇인지 설명하고, CPI가 낮을 경우에 성능이 높지만, 반드시 그렇지 않은데 그 이유를 예를 들어 설명하시오.
4. 프로세서에서 pipelining을 할 때, single cycle에 하나의 명령어를 수행하는 것과 비교하여 장점은 무엇인지 설명하시오. 또한 pipelining 시에 hazard가 발생하게 되는데, hazard의 종류를 설명하고 이에 대한 해결책을 설명하시오.
5. TLB (Translation Lookahead Buffer)가 왜 필요한지, page fault가 일어날 경우 어떻게 동작하는지 설명하시오.